

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 11-214746

(43)Date of publication of application : 06.08.1999

(51)Int.Cl.

H01L 33/00

H01S 3/18

(21)Application number : 09-348973

(71)Applicant : NICHIA CHEM IND LTD

(22)Date of filing : 18.12.1997

(72)Inventor : MUKAI TAKASHI
NAKAMURA SHUJI

(30)Priority

Priority number : 09317421

Priority date : 18.11.1997

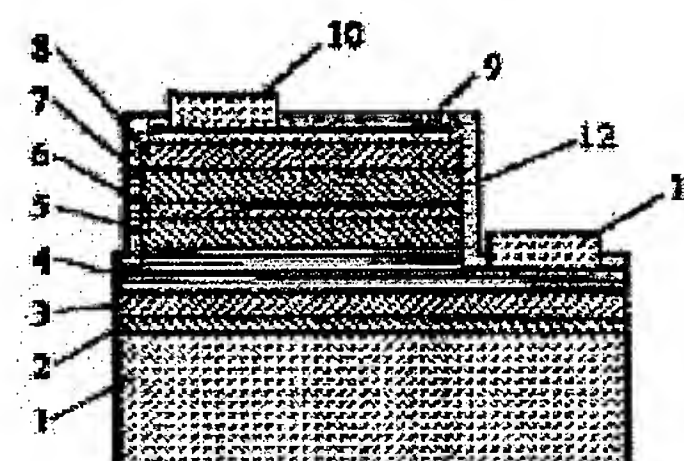
Priority country : JP

(54) NITRIDE SEMICONDUCTOR LIGHT-EMITTING DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To enable mainly a nitride semiconductor device such as an LED or an LD to be enhanced in output power, which is reduced both in V_f and in threshold, and improved in reliability.

SOLUTION: A first nitride semiconductor layer 3 which contains n-type impurities as much as $1 \times 10^{17}/\text{cm}^3$ or below, a second nitride semiconductor layer 4 which contains n-type impurities as much as $1 \times 10^{18}/\text{cm}^3$ or above, and a third nitride semiconductor layer 5 which contains $1 \times 10^{17}/\text{cm}^3$ or below are successively provided between a substrate 1 and an active layer 6, and an n-side electrode is formed on the second nitride semiconductor layer 4. The first and the third semiconductor layers, 3 and 5, are low in n-type impurity concentration, so that they serve as base layers of good crystallinity, and the second layer 4 of high n-type impurity concentration can be grown on the first layer 3 of high crystallinity, while keeping high crystallinity.



(19) 日本国特許庁 (J P)

(12) 公 開 特 許 公 報 (A)

(11) 特許出願公開番号

特開平11-214746

(43) 公開日 平成11年(1999) 8月6日

(51) Int.Cl.⁶

識別記号

F I

H 0 1 L 33/00

H 0 1 L 33/00

C

H 0 1 S 3/18

H 0 1 S 3/18

審査請求 未請求 請求項の数 3 O L (全 7 頁)

(21) 出願番号 特願平9-348973

(22) 出願日 平成9年(1997)12月18日

(31) 優先権主張番号 特願平9-317421

(32) 優先日 平9(1997)11月18日

(33) 優先権主張国 日本 (J P)

(71) 出願人 000226057

日亜化学工業株式会社

徳島県阿南市上中町岡491番地100

(72) 発明者 向井 孝志

徳島県阿南市上中町岡491番地100 日亜化学工業株式会社内

(72) 発明者 中村 修二

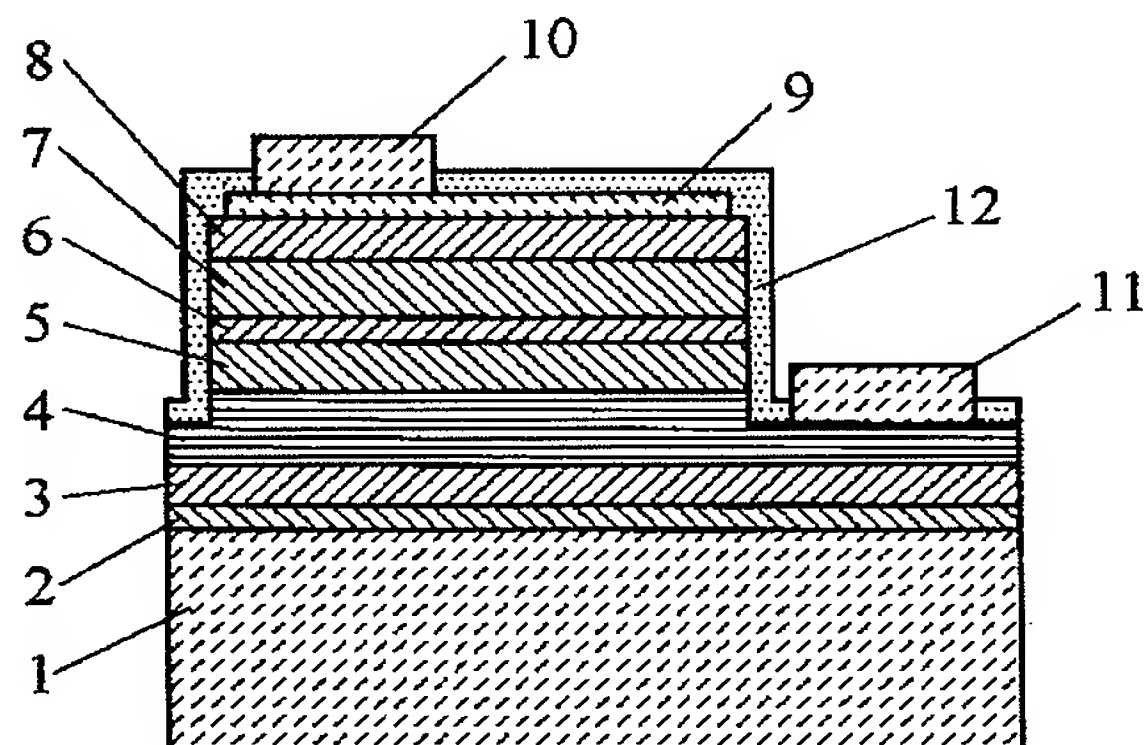
徳島県阿南市上中町岡491番地100 日亜化学工業株式会社内

(54) 【発明の名称】 窒化物半導体発光素子

(57) 【要約】

【課題】 主としてLED、LD等の窒化物半導体素子の出力を向上させると共に、Vf及び閾値を低下させて素子の信頼性を向上させる。

【解決手段】 基板1と活性層6との間に、基板側から順にn型不純物が $1 \times 10^{17} / \text{cm}^3$ 以下の第1の窒化物半導体層3と、n型不純物が $3 \times 10^{18} / \text{cm}^3$ 以上の第2の窒化物半導体層4と、n型不純物が $1 \times 10^{17} / \text{cm}^3$ 以下の第3の窒化物半導体層5とを有し、前記第2の窒化物半導体層4にn電極が形成されている。第1の層3及び第3の層5はn型不純物濃度が少ないので結晶性の良い下地層となり、結晶性の良い第1の層3上にn型不純物濃度が大きい第2の層4を結晶性良く成長できる。



【特許請求の範囲】

【請求項 1】 基板と活性層との間に、基板側から順に n 型不純物が $1 \times 10^{17} / \text{cm}^3$ 以下の第 1 の窒化物半導体層と、n 型不純物が $3 \times 10^{18} / \text{cm}^3$ 以上の第 2 の窒化物半導体層と、n 型不純物が $1 \times 10^{17} / \text{cm}^3$ 以下の第 3 の窒化物半導体層とを有し、前記第 2 の窒化物半導体層に n 電極が形成されてなることを特徴とする窒化物半導体発光素子。

【請求項 2】 前記第 2 の窒化物半導体層に n 型不純物が $5 \times 10^{18} / \text{cm}^3$ 以上ドーピングされていることを特徴とする請求項 1 に記載の窒化物半導体発光素子。

【請求項 3】 前記第 3 の窒化物半導体層の膜厚が $0.5 \mu\text{m}$ 以下であることを特徴とする請求項 1 又は 2 に記載の窒化物半導体発光素子。

【発明の詳細な説明】

【0001】

【産業上の利用分野】 本発明は窒化物半導体 ($\text{In}_x\text{Al}_y\text{Ga}_{1-x-y}\text{N}$ 、 $0 \leq x$ 、 $0 \leq y$ 、 $x+y \leq 1$) よりなり、発光ダイオード素子、レーザダイオード素子等の発光素子に用いられる窒化物半導体発光素子に関する。

【0002】

【従来の技術】 窒化物半導体は高輝度純緑色発光 LED、青色 LED として、既にフルカラー LED ディスプレイ、交通信号灯、イメージスキャナー光源等の各種光源で実用化されている。これらの LED 素子は基本的に、サファイア基板上に GaN よりなるバッファ層と、Si ドープ GaN よりなる n 側コンタクト層と、単一量子井戸構造の InGaIn よりなる活性層と、Mg ドープ AlGaIn よりなる p 側クラッド層と、Mg ドープ GaN よりなる p 側コンタクト層とが順に積層された構造を有しており、20mA において、発光波長 450nm の青色 LED で 5mW、外部量子効率 9.1%、520nm の緑色 LED で 3mW、外部量子効率 6.3% と非常に優れた特性を示す。

【0003】 また、本出願人はこの材料を用いてパルス電流下、室温での 410nm のレーザ発振を世界で初めて発表した (例えば、Jpn.J.Appl.Phys.35(1996)L74、Jpn.J.Appl.Phys.35(1996)L217 等)。このレーザ素子は、InGaIn を用いた多重量子井戸構造 (MQW: Multi-Quantum-Well) の活性層を有するダブルヘテロ構造を有し、パルス幅 $2 \mu\text{s}$ 、パルス周期 2ms の条件で、閾値電流 610mA、閾値電流密度 $8.7 \text{ kA}/\text{cm}^2$ 、410nm の発振を示す。また、本出願人は室温での連続発振にも初めて成功し、発表した。 (例えば、日経エレクトロニクス 1996 年 12 月 2 日号 技術速報、Appl.Phys.Lett.69(1996)3034-、Appl.Phys.Lett.69(1996)4056- 等)、このレーザ素子は 20℃ において、閾値電流密度 $3.6 \text{ kA}/\text{cm}^2$ 、閾値電圧 5.5V、1.5mW 出力において、27 時間の連続発振を示す。

【0004】

【発明が解決しようとする課題】 このように窒化物半導体は LED で既に実用化され、LD では数十時間ながら連続発振にまで至っているが、LED を例えば照明用光源、直射日光の当たる屋外ディスプレイ等にするためにはさらに出力の向上が求められている。また LD では閾値を低下させて長寿命にし、光ピックアップ等の光源に実用化するためには、よりいっそうの改良が必要である。また前記 LED 素子は 20mA において Vf が 3.6V 近くある。Vf をさらに下げることにより、素子の発熱量が少なくなって、信頼性が向上する。またレーザ素子では閾値における電圧を低下させることは、素子の寿命を向上させる上で非常に重要である。本発明はこのような事情を鑑みて成されたものであって、その目的とするところは、主として LED、LD 等の窒化物半導体素子の出力を向上させると共に、Vf 及び閾値を低下させて素子の信頼性を向上させることにある。

【0005】

【課題を解決するための手段】 即ち、本発明は、上記 (1) ~ (3) の構成により本発明を達成することができる。

(1) 基板と活性層との間に、基板側から順に n 型不純物が $1 \times 10^{17} / \text{cm}^3$ 以下の第 1 の窒化物半導体層と、n 型不純物が $3 \times 10^{18} / \text{cm}^3$ 以上の第 2 の窒化物半導体層と、n 型不純物が $1 \times 10^{17} / \text{cm}^3$ 以下の第 3 の窒化物半導体層とを有し、前記第 2 の窒化物半導体層に n 電極が形成されてなることを特徴とする窒化物半導体発光素子。

【0006】 (2) 前記第 2 の窒化物半導体層に n 型不純物が $5 \times 10^{18} / \text{cm}^3$ 以上ドーピングされていることを特徴とする前記 (1) に記載の窒化物半導体発光素子。

(3) 前記第 3 の窒化物半導体層の膜厚が $0.5 \mu\text{m}$ 以下であることを特徴とする前記 (1) 又は (2) に記載の窒化物半導体発光素子。

【0007】 つまり、本発明は上記の如く、特定の第 1、第 2 及び第 3 の窒化物半導体層の n 型不純物濃度を特定の範囲に規定することにより、著しく順方向電圧 (Vf) 及び閾値を低下させることができる。また、本発明は、第 3 の窒化物半導体層の膜厚を $0.5 \mu\text{m}$ 以下とすることで順方向電圧の低下をより良好に行うことができる。

【0008】

【発明の実施の形態】 第 1 の窒化物半導体層は、n 型不純物濃度を $1 \times 10^{17} / \text{cm}^3$ 以下、好ましくは $5 \times 10^{16} / \text{cm}^3$ 以下としアンドープでもよい。このように n 型不純物濃度を小さくすると、n 型不純物濃度の高い第 2 の窒化物半導体層を第 1 の窒化物半導体層上に形成しても結晶性よく形成することができる。上記不純物濃度の範囲を逸脱すると、結晶性のよい第 2 の窒化物半導体層を形成しにくくなり、素子のリーク電流が発生し

易い傾向にある。

【0009】第1の窒化物半導体層は、後述するバッファ層より高温、例えば900℃～1100℃で成長させ、 $\text{In}_x\text{Al}_y\text{Ga}_{1-x-y}\text{N}$ ($0 \leq x, 0 \leq y, x+y \leq 1$) で構成でき、その組成は特に問うものではないが、好ましくはGaN、X値が0.2以下の $\text{Al}_x\text{Ga}_{1-x}\text{N}$ とすると結晶欠陥の少ない窒化物半導体層が得られやすい。また膜厚は特に問うものではなく、バッファ層よりも厚膜で成長させ、通常0.1 μm以上20 μm以下の膜厚で成長させることが好ましい。

【0010】第2の窒化物半導体層のn型不純物濃度は、 $3 \times 10^{18} / \text{cm}^3$ 以上、好ましくは $5 \times 10^{18} / \text{cm}^3$ 以上、より好ましくは $8 \times 10^{19} / \text{cm}^3$ 以上にする。このようにn型不純物を多くドーピングし、この層をコンタクト層とすると、Vf及び閾値を低下させることができる。不純物濃度が上記範囲を逸脱するとVfが低下しにくくなる傾向がある。また、n型不純物が高濃度にドーピングされている窒化物半導体は、一般に結晶性を良好に形成されることが困難な傾向があるが、本発明の第2の窒化物半導体層は、n型不純物濃度が小さい結晶性の良好な第1の窒化物半導体層上に形成されるので、高濃度のn型不純物を有しているにも関わらず結晶性を良好に形成することができる。第2の窒化物半導体層のn型不純物濃度の上限は特に限定しないが、コンタクト層として結晶性が悪くなりすぎる限界としては $5 \times 10^{21} / \text{cm}^3$ 以下が望ましい。

【0011】また第2の窒化物半導体層は、互いにバンドギャップエネルギーが異なる2種類の窒化物半導体層が積層されてなるか、若しくは同一組成の窒化物半導体層が積層されてなる超格子構造としても良い。超格子層にすると第2の窒化物半導体層の移動度が大きくなって抵抗率がさらに低下するため、Vf及び閾値が低下できると共に、特に発光効率の高い素子を実現できる。超格子構造とする場合には超格子を構成する窒化物半導体層の膜厚は100オングストローム以下、さらに好ましくは70オングストローム以下、最も好ましくは50オングストローム以下に調整する。さらに超格子構造の場合、超格子を構成する窒化物半導体層にSi、Ge等のn型不純物を変調ドーピングしても良い。変調ドーピングとは、超格子層を構成する窒化物半導体層の互いに不純物濃度が異なることを指し、この場合、一方の層は不純物をドーピングしない状態、つまりアンドープでもよい。好ましくは第2の窒化物半導体層を互いにバンドギャップエネルギーの異なる層を積層した超格子構造として、いずれか一方の窒化物半導体にn型不純物を多くドーピングし、例えば $5 \times 10^{18} / \text{cm}^3$ 以上ドーピングすることが望ましく、もう一方の窒化物半導体層をアンドープとすることが好ましい。なお変調ドーピングする場合には、不純物濃度差は1桁以上とすることが望ましい。

【0012】第2の窒化物半導体層も第1の窒化物半導

体層と同様に、 $\text{In}_x\text{Al}_y\text{Ga}_{1-x-y}\text{N}$ ($0 \leq x, 0 \leq y, x+y \leq 1$) で構成でき、その組成は特に問うものではないが、好ましくはGaN、X値が0.2以下の $\text{Al}_x\text{Ga}_{1-x}\text{N}$ とすると結晶欠陥の少ない窒化物半導体層が得られやすい。膜厚は特に問うものではないが、n電極を形成する層であるので1 μm以上20 μm以下の膜厚で成長させることが望ましい。

【0013】第3の窒化物半導体層のn型不純物濃度は、 $1 \times 10^{17} / \text{cm}^3$ 以下、好ましくは $5 \times 10^{16} / \text{cm}^3$ 以下とし、アンドープでもよい。このようにn型不純物濃度を小さくすると、第3の窒化物半導体層の結晶性が良好となり、この結晶性のよい第3の窒化物半導体層上に活性層を形成すると結晶性よく形成することができる。上記不純物濃度の範囲を逸脱すると、第3の窒化物半導体層を結晶性よく形成しにくくなり、第3の窒化物半導体層上に形成される活性層の結晶性が低下して出力が低下するか、あるいは素子のリーク電流が発生し易い傾向がある。

【0014】第3の窒化物半導体層の膜厚は、0.5 μm以下、好ましい膜厚は0.2 μm以下、さらに好ましくは0.15 μm以下である。下限は特に限定しないが10オングストローム以上、好ましくは50オングストローム以上、より好ましくは100オングストローム以上に調整することが望ましい。第3の窒化物半導体層は上記のようにn型不純物のドーピング量が $1 \times 10^{17} / \text{cm}^3$ 以下であるので、抵抗率が第2の窒化物半導体層に比較して高く、第3の窒化物半導体層を厚膜の層で成長すると逆にVf及び閾値等が低下しにくい傾向にあり、上記範囲の膜厚であると良好にVf及び閾値を低下させることができ好ましい。

【0015】更に第3の窒化物半導体層は第1の窒化物半導体層よりも薄くするのが好ましい。第1の窒化物半導体層は第2の窒化物半導体層を厚膜で成長させるためのバッファ層（高温成長）として作用する。第3の窒化物半導体層も活性層成長時のバッファ層として作用するが、第3の窒化物半導体層を厚膜で成長させると縦方向の抵抗が高くなるため、第1の窒化物半導体層より薄い0.5 μm以下の膜厚にすることが望ましい。

【0016】第3の窒化物半導体層も第1及び第2の窒化物半導体層と同様に $\text{In}_x\text{Al}_y\text{Ga}_{1-x-y}\text{N}$ ($0 \leq x, 0 \leq y, x+y \leq 1$) で構成でき、その組成は特に問うものではないが、好ましくはGaN、X値が0.2以下の $\text{Al}_x\text{Ga}_{1-x}\text{N}$ 、またはY値が0.1以下の $\text{In}_y\text{Ga}_{1-y}\text{N}$ とすると結晶欠陥の少ない窒化物半導体層が得られやすい。 InGaN を成長させると、その上にAlを含む窒化物半導体を成長させる場合に、Alを含む窒化物半導体層にクラックが入るのを防止することができる。

【0017】また本発明において、第1の窒化物半導体層と、第2の窒化物半導体層と、第3の窒化物半導体層

とは同一組成の窒化物半導体を成長させることが、格子整合系であるため望ましい。

【0018】本発明において、第1～第3の窒化物半導体層等にドーパされるn型不純物としては、第4族元素が挙げられ、例えばSi、Ge、Sn、S等が挙げられ、好ましくはSi若しくはGe、さらに好ましくはSiである。

【0019】本発明でアンドープの窒化物半導体層とは意図的に不純物をドーパしない窒化物半導体層を指し、例えば原料に含まれる不純物、反応装置内のコンタミネーション、意図的に不純物をドーパした他の層からの意図しない拡散により不純物が混入した層も本発明ではアンドープと定義する。

【0020】また本発明において、基板と前記第1の窒化物半導体層との間に、第1の窒化物半導体層よりも低温で成長されるバッファ層を有してもよい。このバッファ層は例えばAlN、GaN、AlGaN等を400℃～900℃において、0.5μm以下の膜厚で成長させることができ、基板と窒化物半導体との格子不整合を緩和、あるいは第1の窒化物半導体層を結晶性よく成長させるための下地層として作用する。

【0021】本発明の発光素子では、活性層と基板との間に少なくとも3層構造を有する窒化物半導体層を有している。まず第1の窒化物半導体層はn型不純物を含む第2の窒化物半導体層を結晶性よく成長させるためにアンドープもしくはn型不純物を少なくドーパしている。次に第2の窒化物半導体層はn型不純物を多くドーパして、抵抗率が低く、キャリア濃度が高いn電極を形成するためのコンタクト層として作用している。

【0022】次に第3の窒化物半導体層は第1の窒化物半導体層と同様にアンドープもしくはn型不純物を少なくドーパする。n型不純物濃度の大きい第2の窒化物半導体層はn型不純物濃度の小さい窒化物半導体層に比べ結晶性があまり良くなく、この第2の窒化物半導体層上に直接、活性層やクラッド層等を成長させると、活性層など結晶性が悪化する傾向がある。このため、第2の窒化物半導体層と活性層の間にn型不純物を少なくドーパした結晶性の良い第3の窒化物半導体層を介在させることにより、活性層を成長させる前のバッファ層として作用し、活性層などを結晶性よく成長させることができる。また更に、n型不純物を少なくドーパした抵抗率が比較的高い第3の窒化物半導体層を、活性層と第2の窒化物半導体層との間に介在させることにより、素子のリーク電流を防止し、逆方向の耐圧を高くすることができる。

【0023】本発明において、活性層はInを含むアンドープの窒化物半導体、好ましくはInGaNよりなる井戸層を有する単一量子井戸構造、若しくは多重量子井戸構造とすることが望ましい。

【0024】本発明の発光素子を構成するその他の層は、特に限定されず、例えば好ましい素子構成として

は、下記の実施例で示すような層構成が挙げられる。しかし本発明はこれに限定されない。

【0025】

【実施例】 [実施例1] 図1は本発明の一実施例に係るLED素子の構造を示す模式的な断面図であり、以下この図を元に、本発明の素子の製造方法について述べる。

【0026】サファイア(C面)よりなる基板1を反応容器内にセットし、容器内を水素で十分置換した後、水素を流しながら、基板の温度を1050℃まで上昇させ、基板のクリーニングを行う。基板1にはサファイアC面その他、R面、A面を主面とするサファイア、その他、スピネル(MgAl₂O₄)のような絶縁性の基板その他、SiC(6H、4H、3Cを含む)、Si、ZnO、GaAs、GaN等の半導体基板を用いることができる。

【0027】(バッファ層2) 続いて、温度を510℃まで下げ、キャリアガスに水素、原料ガスにアンモニアとTMG(トリメチルガリウム)とを用い、基板1上にGaNよりなるバッファ層2を約200オングストロームの膜厚で成長させる。

【0028】(第1の窒化物半導体層3) バッファ層2成長後、TMGのみ止めて、温度を1050℃まで上昇させる。1050℃になったら、同じく原料ガスにTMG、アンモニアガスを用い、アンドープGaNよりなる第1の窒化物半導体層3を1.5μmの膜厚で成長させる。

【0029】(第2の窒化物半導体層4) 続いて1050℃で、同じく原料ガスにTMG、アンモニアガス、不純物ガスにシランガスを用い、Siを $5 \times 10^{18} / \text{cm}^3$ ドーパしたGaNよりなる第2の窒化物半導体層4を3μmの膜厚で成長させる。

【0030】(第3の窒化物半導体層5) 次にシランガスのみを止め、1050℃で同様にしてアンドープGaNよりなる第3の窒化物半導体層5を0.15μmの膜厚で成長させる。

【0031】(活性層6) 次に、温度を800℃にして、キャリアガスを窒素に切り替え、TMG、TMI(トリメチルインジウム)、アンモニアを用いアンドープIn_{0.15}Ga_{0.85}N層を30オングストロームの膜厚で成長させて単一量子井戸構造を有する活性層6を成長させる。

【0032】(p側クラッド層7) 次に、温度を1050℃に上げ、TMG、TMA、アンモニア、Cp2Mg(シクロペンタジエニルマグネシウム)を用い、Mgを $1 \times 10^{20} / \text{cm}^3$ ドーパしたp型Al_{0.1}Ga_{0.9}Nよりなるp側クラッド層7を0.1μmの膜厚で成長させる。この層はキャリア閉じ込め層として作用し、Alを含む窒化物半導体、好ましくはAl_yGa_{1-y}N(0<y<1)を成長させることが望ましく、結晶性の良い層を成長させるためにはY値が0.3以下のAl_yGa_{1-y}N

層を $0.5 \mu\text{m}$ 以下の膜厚で成長させることが望ましい。

【0033】(p側コンタクト層8) 続いて 1050°C で、TMG、アンモニア、 Cp2Mg を用い、 Mg を $1 \times 10^{20} / \text{cm}^3$ ドープした p 型 GaN よりなる p 側コンタクト層8を $0.1 \mu\text{m}$ の膜厚で成長させる。p 側コンタクト層8も $\text{In}_x\text{Al}_y\text{Ga}_{1-x-y}\text{N}$ ($0 \leq x$, $0 \leq y$, $x+y \leq 1$) で構成でき、その組成は特に問うものではないが、好ましくは GaN とすると結晶欠陥の少ない窒化物半導体層が得られやすく、また p 電極材料と好ましいオーミック接触が得られやすい。

【0034】反応終了後、温度を室温まで下げ、さらに窒素雰囲気中、ウェーハを反応容器内において、 700°C でアニーリングを行い、p 型層をさらに低抵抗化する。

【0035】アニーリング後、ウェーハを反応容器から取り出し、最上層の p 側コンタクト層8の表面に所定の形状のマスクを形成し、RIE (反応性イオンエッチング) 装置で p 側コンタクト層側からエッチングを行い、図1に示すように第2の窒化物半導体層4の表面を露出させる。

【0036】エッチング後、最上層にある p 側コンタクト層のほぼ全面に膜厚 200 \AA の Ni と Au を含む透光性の p 電極9と、その p 電極9の上にボンディング用の Au よりなる p パッド電極10を $0.5 \mu\text{m}$ の膜厚で形成する。一方エッチングにより露出させた第2の窒化物半導体層4の表面には W と Al を含む n 電極11を形成する。最後に p 電極9の表面を保護するために SiO_2 よりなる絶縁膜12を図1に示すように形成した後、ウェーハをスクライブにより分離して $350 \mu\text{m}$ 角の LED 素子とする。

【0037】この得られた LED 素子の順方向電圧 (V_f) と順方向電流 (I_f) の関係と、従来の LED 素子の V_f と I_f の関係を比較するため、図3にその関係を示した。従来の LED 素子としては、 20 mA において、 450 nm の青色発光を示し、サファイア基板上に GaN よりなるバッファ層と、 Si を $2 \times 10^{18} / \text{cm}^3$ ドープした GaN よりなる n 側コンタクト層と、単一量子井戸構造の InGaIn よりなる活性層と、 Mg ドープ AlGaIn よりなる p 側クラッド層と、 Mg ドープ GaIn よりなる p 側コンタクト層とが順に積層された従来の青色発光 LED を用いた。

【0038】その結果、実施例1の LED 素子 (図3のライン a) は、従来の LED 素子 (図3のライン b) に比べ、 20 mA における V_f で $0.4 \sim 0.5 \text{ V}$ 、出力で $5\% \sim 10\%$ 向上し、 I_f が上昇しても V_f の上昇は従来のものに比べて極めて少ない。このように実施例1の LED 素子では、従来のものに比べ電流の上昇に対して V_f が著しく低下していることがわかる。また、 5 V におけるリーク電流は、 $0.1 \mu\text{A}$ 未満しかなか

た。

【0039】[実施例2] 実施例1において、第1の窒化物半導体層3に Si を $1 \times 10^{17} / \text{cm}^3$ ドープし、第2の窒化物半導体層4に Si を $8 \times 10^{18} / \text{cm}^3$ ドープし、第3の窒化物半導体層5はアンドープとした他は同様にして素子を得た。その結果、 V_f は実施例1とほぼ同様ではあったが、実施例1に比べ Si を第1の窒化物半導体層3に多くドープしたため、素子からわずかにリーク電流が発生するようになった。出力は実施例1に比べて若干低下した。

【0040】[実施例3] 実施例1において、第3の窒化物半導体層5に Si を $1 \times 10^{17} / \text{cm}^3$ ドープし、第2の窒化物半導体層4に Si を $8 \times 10^{18} / \text{cm}^3$ ドープし、第1の窒化物半導体層3はアンドープとした他は同様にして素子を得た。その結果、 V_f は実施例1とほぼ同様ではあったが、実施例1に比べ Si を第3の窒化物半導体層5に多くドープしたため、素子からわずかにリーク電流が発生するようになった。出力は実施例1に比べて若干低下した。

【0041】[実施例4] 実施例1において、第1の窒化物半導体層3及び第3の窒化物半導体層5にそれぞれ Si を $8 \times 10^{16} / \text{cm}^3$ ドープした他は同様にして素子を得た。その結果、 V_f は実施例1とほぼ同様であり、第1及び第3の窒化物半導体層の n 型不純物濃度を少なくしたためリーク電流も実施例1と同様にほとんど発生していなかった。出力は実施例1に比べて若干低下した。

【0042】[実施例5] 実施例1において、第3の窒化物半導体層5成長時に、温度を 800°C にして TMG、TMI、アンモニアを用い、アンドープ $\text{In}_{0.05}\text{Ga}_{0.95}\text{N}$ 層を 200 \AA の膜厚で成長させる他は実施例1と同様にして LED 素子を得たところ、実施例1とほぼ同等の特性を有する素子が得られた。

【0043】[実施例6] 図2は本発明の他の実施例に係るレーザ素子の構造を示す模式的な断面図であり、レーザ光の共振方向に垂直な方向で素子を切断した際の構造を示すものである。以下この図面を元に実施例6について説明する。

【0044】サファイア (C 面) よりなる基板20の上に、実施例1と同様にしてバッファ層21を 200 \AA の膜厚で成長させる。

【0045】(第1の窒化物半導体層22) バッファ層20成長後、温度を 1020°C まで上昇させ、 1020°C において、アンドープ GaIn よりなる第1の窒化物半導体層22を $5 \mu\text{m}$ の膜厚で成長させる。

【0046】(第2の窒化物半導体層23) 続いて、 1020°C で不純物ガスにシランガスを用い、 Si を $5 \times 10^{18} / \text{cm}^3$ ドープした n 型 GaIn よりなる第2の窒化物半導体層22を $3 \mu\text{m}$ の膜厚で成長させる。

【0047】(第3の窒化物半導体層24) 次に、温度

を800℃にして、TMG、TMI、アンモニアを用い、アンドープ $\text{In}_{0.05}\text{Ga}_{0.95}\text{N}$ よりなる第3の窒化物半導体層24を500オングストロームの膜厚で成長させる。

【0048】(n側クラッド層25)次に温度を1020℃にして、原料ガスにTMA、TMG、 NH_3 、 SiH_4 を用い、 Si を $1 \times 10^{17} / \text{cm}^3$ ドープしたn型 $\text{Al}_{0.25}\text{Ga}_{0.75}\text{N}$ 層40オングストロームと、アンドープ GaN 層40オングストロームとを交互に40層ずつ積層した超格子構造よりなるn側クラッド層を成長させる。このn側クラッド層はキャリア閉じ込め層及び光閉じ込め層として作用する。

【0049】(n側光ガイド層26)続いて、1020℃で Si を $1 \times 10^{19} / \text{cm}^3$ ドープしたn型 GaN よりなるn側光ガイド層26を0.2μmの膜厚で成長させる。このn側光ガイド層26は、活性層の光ガイド層として作用し、 GaN 、 InGaN を成長させることが望ましく、通常100オングストローム～5μm、さらに好ましくは200オングストローム～1μmの膜厚で成長させることが望ましい。このn側光ガイド層はアンドープでも良い。

【0050】(活性層27)温度を800℃にして、まず Si ドープ $\text{In}_{0.2}\text{Ga}_{0.8}\text{N}$ よりなる井戸層を25オングストロームの膜厚で成長させる。次にTMIのモル比を変化させるのみで同一温度で、 Si ドープ $\text{In}_{0.01}\text{Ga}_{0.99}\text{N}$ よりなる障壁層を50オングストロームの膜厚で成長させる。この操作を2回繰り返し、最後に井戸層を積層した多重量子井戸構造とする。

【0051】(p側キャップ層28)次に、温度を1020℃にして、TMG、TMA、アンモニア、 Cp_2Mg を用い、活性層よりもバンドギャップエネルギーが大きい、 Mg を $1 \times 10^{20} / \text{cm}^3$ ドープした $\text{Al}_{0.3}\text{Ga}_{0.7}\text{N}$ よりなるp側キャップ層28を300オングストロームの膜厚で成長させる。このp側キャップ層28は好ましくはp型とするが、膜厚が薄いため、n型不純物をドープしてキャリアが補償されたi型としても良い。p側キャップ層28の膜厚は0.1μm以下、さらに好ましくは500オングストローム以下、最も好ましくは300オングストローム以下に調整する。0.1μmより厚い膜厚で成長させると、p側キャップ層28中にクラックが入りやすくなり、結晶性の良い窒化物半導体層が成長しにくいからである。またキャリアがこのエネルギーバリアをトンネル効果により通過できなくなる。 Al の組成比が大きい AlGaIn 程薄く形成するとLD素子は発振しやすくなる。例えば、Y値が0.2以上の $\text{Al}_Y\text{Ga}_{1-Y}\text{N}$ であれば500オングストローム以下に調整することが望ましい。p側キャップ層28の膜厚の下限は特に限定しないが、10オングストローム以上の膜厚で形成することが望ましい。

【0052】(p側光ガイド層29)続いて、1020

℃で、 Mg を $1 \times 10^{18} / \text{cm}^3$ ドープした GaInN よりなるp側光ガイド層26を0.2μmの膜厚で成長させる。このp側光ガイド層29は、n側光ガイド層26と同じく、活性層の光ガイド層として作用し、 GaInN 、 InGaInN を成長させることが望ましく、通常100オングストローム～5μm、さらに好ましくは200オングストローム～1μmの膜厚で成長させることが望ましい。なおこのp側光ガイド層は、p型不純物をドープしたが、アンドープの窒化物半導体で構成することもできる。

【0053】(p側クラッド層30)続いて、1020℃において Mg を $1 \times 10^{20} / \text{cm}^3$ ドープしたp型 $\text{Al}_{0.25}\text{Ga}_{0.75}\text{N}$ 層40オングストロームと、アンドープ GaInN 層40オングストロームとを交互に40層ずつ積層した超格子構造よりなるp側クラッド層30を成長させる。このp側クラッド層はn側クラッド層と同じくキャリア閉じ込め層及び光閉じ込め層として作用し、特にp側クラッド層側を超格子とすることにより、p層の抵抗が下がり閾値がより低下しやすい傾向にある。

【0054】(p側コンタクト層31)最後に、p側クラッド層30の上に、1050℃で Mg を $2 \times 10^{20} / \text{cm}^3$ ドープした GaInN よりなるp側コンタクト層31を150オングストロームの膜厚で成長させる。

【0055】反応終了後、温度を室温まで下げ、さらに窒素雰囲気中、ウェーハを反応容器内において、700℃でアニーリングを行い、p型不純物がドープされた層をさらに低抵抗化する。

【0056】アニーリング後、ウェーハを反応容器から取り出し、図2に示すように、RIE装置で最上層のp側コンタクト層31と、p側クラッド層30とをエッチングして、4μmのストライプ幅を有するリッジ形状とする。特に活性層よりも上にある Al を含む窒化物半導体層以上の層をリッジ形状とすることにより、活性層の発光がリッジ下部に集中して、横モードが単一化しやすく、閾値が低下しやすい。リッジ形成後、リッジ表面にマスクを形成し、図2に示すように、ストライプ状のリッジに対して左右対称にして、n電極34を形成すべき第2の窒化物半導体層23の表面を露出させる。

【0057】次にp側コンタクト層31のリッジ最上層のほぼ全面に Ni と Au よりなるp電極32を形成する。一方、 Ti と Al よりなるn電極34をストライプ状の第2の窒化物半導体層23のほぼ全面に形成する。なおほぼ全面とは80%以上の面積をいう。このようにp電極32に対して左右対称に第2の窒化物半導体層23を露出させて、その第2の層23のほぼ全面にn電極を設けることも、閾値を低下させる上で非常に有利である。さらに、p電極とn電極との間に SiO_2 よりなる絶縁膜35を形成した後、その絶縁膜35を介してp電極32と電氣的に接続した Au よりなるpパッド電極33を形成する。

【0058】以上のようにして、n電極とp電極とを形成したウェーハを研磨装置に移送し、ダイヤモンド研磨剤を用いて、窒化物半導体を形成していない側のサファイア基板20をラッピングし、基板の厚さを50 μ mとする。ラッピング後、さらに細かい研磨剤で1 μ mポリシングして基板表面を鏡面状とする。

【0059】基板研磨後、研磨面側をスクライブして、ストライプ状の電極に垂直な方向でバー状に劈開し、劈開面に共振器を作製する。共振器面にSiO₂とTiO₂よりなる誘電体多層膜を形成し、最後にp電極32に平行な方向で、バーを切断してレーザ素子とする。この素子をヒートシンクに設置して室温でレーザ発振を試みたところ、室温において、閾値電流密度2.5kA/cm²、閾値電圧4.0Vで、発振波長405nmの連続発振が確認され、500時間以上の寿命を示し、従来の窒化物半導体レーザ素子に比較して10倍以上寿命が向上した。

【0060】[実施例7] 実施例6において、第1の窒化物半導体層22にSiを 1×10^{17} /cm³ドープした他は同様にしてLD素子を得た。その結果、実施例5とほぼ良好な結果が得られたが、実施例6の方がやや良好であった。

【0061】

【発明の効果】以上説明したように、本発明の素子では、活性層と基板との間にあるn型不純物を 1×10^{17} /cm³以下の第1の窒化物半導体層で、n型不純物がドープされた第2の窒化物半導体の結晶性を維持するように成長できるので、次にn型不純物を 3×10^{18} /cm³以上の第2の窒化物半導体層が結晶性よく厚膜で成長できる。さらにn型不純物を 1×10^{17} /cm³以下の第3の窒化物半導体とその層の上に成長させる窒化物*

*半導体層のための結晶性の良い下地層となる。そのため第2の窒化物半導体層の抵抗率を低下できて、キャリア濃度が上がるために、非常に効率の良い窒化物半導体素子を実現することができる。このように本発明によれば、出力を向上させると共に、V_f、閾値の低い発光素子を実現できるため、素子の発熱量も少なくなり、信頼性が向上した素子を提供することができる。

【図面の簡単な説明】

【図1】本発明の一実施例に係るLED素子の構造を示す模式断面図である。

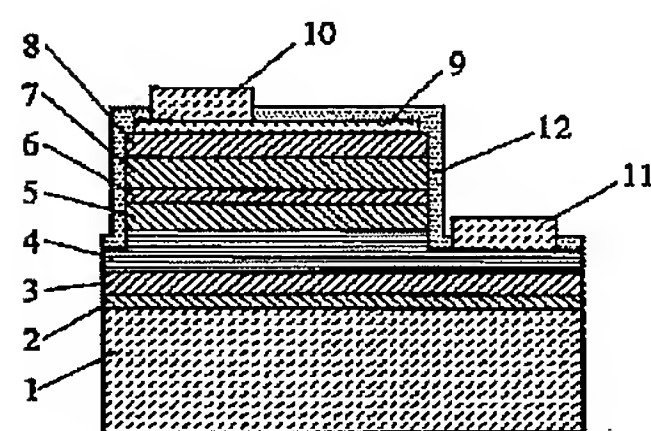
【図2】本発明の他の実施例に係るレーザ素子の構造を示す模式断面図である。

【図3】本発明のLED素子と従来のLED素子の順電圧と順電流の関係を比較した図である。

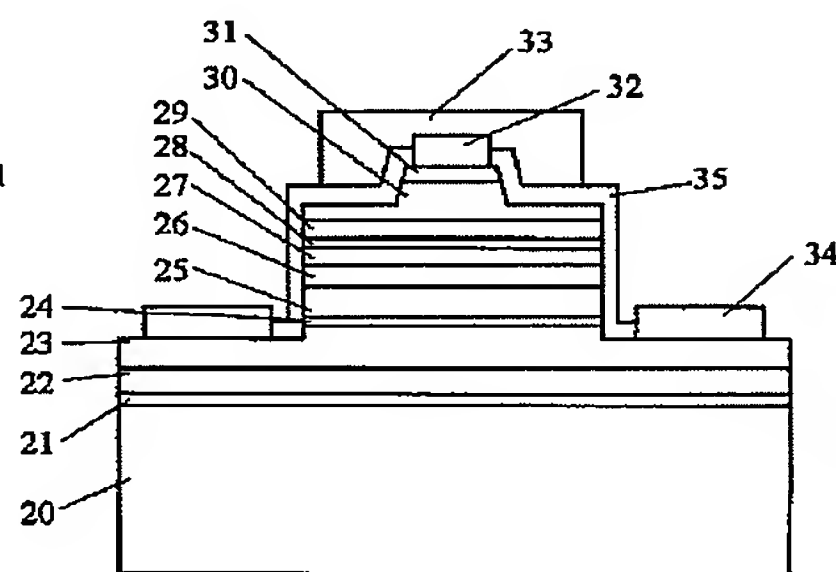
【符号の説明】

- 1、20・・・基板
- 2、21・・・バッファ層
- 3、22・・・第1の窒化物半導体層
- 4、23・・・第2の窒化物半導体層
- 5、24・・・第3の窒化物半導体層
- 6、27・・・活性層
- 7、30・・・p側クラッド層
- 8、31・・・p側コンタクト層
- 25・・・n側光ガイド層
- 26・・・n側クラッド層
- 28・・・p側キャップ層
- 29・・・p側光ガイド層
- 9、32・・・p電極
- 10、33・・・pパッド電極
- 11、34・・・n電極
- 35、12・・・絶縁膜

【図1】



【図2】



【図3】

